

UNIVERSIDADE DE LISBOA

Reitoria

Despacho n.º 6314/2021

Sumário: Criação da licenciatura em Engenharia Eletrotécnica e de Computadores do Instituto Superior Técnico da Universidade de Lisboa.

Criação de Novo Ciclo de Estudos**Licenciatura em Engenharia Eletrotécnica e de Computadores**

Sob proposta dos órgãos legais e estatutariamente competentes do Instituto Superior Técnico da Universidade de Lisboa, e nos termos das disposições legais em vigor, nomeadamente o artigo 61.º do Regime Jurídico das Instituições de Ensino Superior (RJIES), publicado pela Lei n.º 62/2007, de 10 de setembro, e o Regime Jurídico dos Graus e Diplomas do Ensino Superior (RJGDES), aprovado pelo Decreto-Lei n.º 74/2006, de 24 de março, e sucessivas alterações, republicado pelo Decreto-Lei n.º 65/2018, de 16 de agosto, foi aprovada pelo Despacho Reitoral n.º 112/2020, de 07 de abril, de acordo com os Estatutos da Universidade de Lisboa, a criação da Licenciatura em Engenharia Eletrotécnica e de Computadores.

Artigo 1.º**Criação**

Este ciclo de estudos foi acreditado pela Agência de Avaliação e Acreditação do Ensino Superior com o processo n.º NCE/19/1901056, em 25 de março de 2021, e registado pela Direção-Geral do Ensino Superior com o n.º R/A-Cr 130/2021, em 19 de maio de 2021.

Artigo 2.º**Classificação final do grau de licenciado**

A Universidade de Lisboa, através do Instituto Superior Técnico, confere o grau de licenciado em Engenharia Eletrotécnica e de Computadores.

1 — Ao grau de licenciado é atribuída uma classificação final, expressa no intervalo 10-20 da escala numérica inteira de 0 a 20, bem como no seu equivalente na escala europeia de comparabilidade de classificações.

2 — A classificação final é a média aritmética ponderada das classificações obtidas nas unidades curriculares que integram o plano de estudos do curso de licenciatura.

3 — Os coeficientes de ponderação são fixados pelas normas regulamentares a que se refere o artigo 6.º

4 — A classificação final é atribuída pelo órgão legal e estatutariamente competente do Instituto Superior Técnico.

Artigo 3.º**Organização do ciclo de estudos**

O ciclo de estudos conducente ao grau de licenciado em Engenharia Eletrotécnica e de Computadores é integrado por um conjunto organizado de unidades curriculares denominado curso de licenciatura, a que correspondem 180 créditos e uma duração normal de 6 semestres curriculares.



Artigo 4.º

Estrutura curricular e plano de estudos

A estrutura curricular e o plano de estudos do ciclo de estudos são os que constam do anexo ao presente Despacho.

Artigo 5.º

Concessão do grau de licenciado

O grau de licenciado é conferido aos que, através da aprovação em todas as unidades curriculares que integram o plano de estudos do curso de licenciatura, tenham obtido o número de créditos fixado.

Artigo 6.º

Normas regulamentares

Os órgãos legal e estatutariamente competentes do Instituto Superior Técnico aprovam as normas regulamentares do ciclo de estudos, nos termos do artigo 14.º do RJGDES.

Artigo 7.º

Entrada em vigor

O ciclo de estudos entra em funcionamento a partir do ano letivo de 2021/2022.

4 de junho de 2021. — O Vice-Reitor, *Eduardo Pereira*.

ANEXO

- 1 — Estabelecimento de ensino: Universidade de Lisboa
- 2 — Unidades Orgânicas: Instituto Superior Técnico
- 3 — Grau ou diploma: Licenciado
- 4 — Ciclo de Estudos: Engenharia Eletrotécnica e de Computadores
- 5 — Área científica predominante: Engenharia Eletrotécnica e de Computadores
- 6 — Número de créditos, segundo o sistema europeu de transferência de créditos, necessário à obtenção do grau ou diploma: 180
- 7 — Duração normal do ciclo de estudos: 3 anos/6 semestres
- 8 — Opções, ramos ou outras formas de organização de percursos alternativos em que o ciclo de estudos se estrutura: não aplicável
- 9 — Estrutura curricular:

QUADRO N.º 1

Área Científica	Sigla	ECTS	
		Obrigatórios	Optativos
Matemáticas Gerais	MatGer	24	0
Lógica e Computação	LogComp	3	0
Química-Física, Materiais e Nanociências	QFMN	6	0
Físicas e Tecnologias Básicas	FBas	15	0
Probabilidades e Estatística	PE	6	0
Engenharia e Gestão das Organizações	EGO	3	0
Computadores	Comp	27	0-12
Eletrónica	Eletr	24	0-6
Energia	Energ	12	0-6



Área Científica	Sigla	ECTS	
		Obrigatórios	Optativos
Sistemas, Decisão e Controlo	SDC	18	0-6
Telecomunicações	Tele	18	0-6
Humanidades, Artes e Ciências Sociais (*)	HACS	6	0
Todas as áreas científicas do DEEC	ACDEEC	6	0
<i>Subtotal</i>		168	12 (**)
<i>Total</i>		180	

(*) O elenco das unidades curriculares de HACS é fixado anualmente pelos órgãos legais do IST.

(**) Necessários 12 ECTS em unidades curriculares opcionais para obter o grau ou diploma.

10 — Observações:

O elenco de UC opcionais é fixado anualmente pelo Órgão Legal e Estatutariamente competente do IST.

11 — Plano de Estudos:

Universidade de Lisboa — Instituto Superior Técnico

Ciclo de estudos em Engenharia Eletrotécnica e de Computadores

Grau de Licenciado

QUADRO N.º 2

1.º Ano/1.º Semestre

Unidades curriculares	Área científica	Organização do ano curricular	Horas de trabalho								Créditos	
			Total	Contacto								
				T	TP	PL	TC	S	E	OT		O
Álgebra Linear	MatGer	Semestral	168		56							6
Cálculo Diferencial e Integral I ..	MatGer	Semestral	168		56							6
Gestão	EGO	Semestral	84	14		10,5						3 a)
Introdução à Economia	EGO	Semestral	84	14		10,5						3 a)
Química Geral	QFMN	Semestral	168	28	14	14						6
Elementos de Teoria da Computação.	LogComp	Semestral	84		28							3
Sistemas Digitais	Comp	Semestral	168	28		28						6

a) Escolher uma unidade curricular de entre as duas oferecidas

QUADRO N.º 3

1.º Ano/2.º Semestre

Unidades curriculares	Área científica	Organização do ano curricular	Horas de trabalho								Créditos	
			Total	Contacto								
				T	TP	PL	TC	S	E	OT		O
Cálculo Diferencial e Integral II	MatGer	Semestral	168		56							6
Física 1 com Laboratório	FBas	Semestral	168	28		21						6
Programação	Comp	Semestral	168	28		21						6



Unidades curriculares	Área científica	Organização do ano curricular	Horas de trabalho								Créditos	
			Total	Contacto								
				T	TP	PL	TC	S	E	OT		O
Física 2 com Laboratório	FBas	Semestral	168	28		21						6
Arquitectura de Computadores	Comp	Semestral	168	28		28						6

QUADRO N.º 4

2.º Ano/1.º Semestre

Unidades curriculares	Área científica	Organização do ano curricular	Horas de trabalho								Créditos	
			Total	Contacto								
				T	TP	PL	TC	S	E	OT		O
Física 3	FBas	Semestral	84	14		10,5						3
Programação Concorrente	Comp	Semestral	84	14		14						3
Cálculo Diferencial e Integral III	MatGer	Semestral	168		56							6
Algoritmos e Estruturas de Dados.	Comp	Semestral	168	28		21						6
Análise de Circuitos	Eletr	Semestral	168		28	28						6
Sinais e Sistemas	SDC	Semestral	168		42	7						6

QUADRO N.º 5

2.º Ano/2.º Semestre

Unidades curriculares	Área científica	Organização do ano curricular	Horas de trabalho								Créditos	
			Total	Contacto								
				T	TP	PL	TC	S	E	OT		O
Probabilidade e Estatística	PE	Semestral	168		56							6
Instrumentação e Medidas	Eletr	Semestral	168		28	21						6
Electrotecnia Teórica	Energ	Semestral	168		42	14						6
Controlo	SDC	Semestral	168		42	14						6
Circuitos Eletrónicos	Eletr	Semestral	168		28	21						6

QUADRO N.º 6

3.º Ano/1.º Semestre

Unidades curriculares	Área científica	Organização do ano curricular	Horas de trabalho								Créditos	
			Total	Contacto								
				T	TP	PL	TC	S	E	OT		O
Fundamentos de Energia Eléctrica.	Energ	Semestral	168	28		21						6
Telecomunicações	Tele	Semestral	168		42	7						6
Modelação e Simulação	SDC	Semestral	168	28		21						6
Propagação e Radiação de Ondas Electromagnéticas.	Tele	Semestral	168	42		7						6



Unidades curriculares	Área científica	Organização do ano curricular	Horas de trabalho								Créditos	
			Total	Contacto								
				T	TP	PL	TC	S	E	OT		O
Opção de Humanidades, Artes e Ciências Sociais I (*).	HACS	Semestral	84									3 b)
Opção de Humanidades, Artes e Ciências Sociais II (*).	HACS	Semestral	84									3 b)

b) As UC de HACS são fixadas anualmente pelos órgãos legais e estatutariamente competentes do IST.

QUADRO N.º 7

3.º Ano/2.º Semestre

Unidades curriculares	Área científica	Organização do ano curricular	Horas de trabalho								Créditos	
			Total	Contacto								
				T	TP	PL	TC	S	E	OT		O
Projeto Integrador de 1.º Ciclo em Engenharia Eletrotécnica e de Computadores.	ACDEEC	Semestral	168							14		6
Redes de Computadores e Internet.	Tele	Semestral	168	28		21						6
Sistemas Eletrónicos	Eletr	Semestral	168	28		21						6
Arquitectura e Gestão de Redes	Comp	Semestral	168	28		21						6 c)
Instalações e Edifícios Inteligentes.	Energ	Semestral	168		49							6 c)
Microeletrónica	Eletr	Semestral	168		28	21						6 c)
Programação Orientada por Objetos.	Comp	Semestral	168		28	21						6 c)
Sistemas Autónomos	SDC	Semestral	168		28	21						6 c)
Sistemas de Telecomunicações	Tele	Semestral	168		28	21						6 c)

c) Escolher 12 ECTS.

314310086