

**UNIVERSIDADE DE LISBOA**

Reitoria

Despacho n.º 9618/2021

Sumário: Alteração da licenciatura em Engenharia Eletrónica do Instituto Superior Técnico da Universidade de Lisboa.

Alteração de Ciclo de Estudos**Licenciatura em Engenharia Eletrónica**

Sob proposta dos órgãos legais e estatutariamente competentes do Instituto Superior Técnico da Universidade de Lisboa, nos termos das disposições legais em vigor, nomeadamente o artigo 76.º do Regime Jurídico dos Graus e Diplomas do Ensino Superior (RJGDES), publicado pelo Decreto-Lei n.º 74/2006, de 24 de março, republicado pelo Decreto-Lei n.º 65/2018, de 16 de agosto, e da Deliberação n.º 2392/2013, de 26 de dezembro, da Agência de Avaliação e Acreditação do Ensino Superior (A3ES), foi aprovada pelo Despacho Reitoral n.º 139/2021, de 28 de julho, de acordo com os Estatutos da Universidade de Lisboa, publicados pelo Despacho Normativo n.º 5-A/2013, de 19 de abril, e alterados pelo Despacho Normativo n.º 1-A/2016, de 1 de março e pelo Despacho Normativo n.º 14/2019, de 10 de maio, a alteração da Licenciatura em Engenharia Eletrónica.

Este ciclo de estudos foi adequado pelo Despacho n.º 980/2007, publicado no *Diário da República*, 2.ª série, n.º 13, de 18 de janeiro, e registado pela Direção-Geral do Ensino Superior (DGES) com o n.º R/B -AD -252/2006.

O ciclo de estudos foi alterado pelo Despacho n.º 26575/2008, publicado no *Diário da República*, 2.ª série, n.º 204, de 21 de outubro, e pelo Despacho n.º 15697/2009, publicado no *Diário da República*, 2.ª série, n.º 131, de 9 de julho.

O ciclo de estudos foi posteriormente alterado pelo Despacho n.º 5244/2012, publicado no *Diário da República* n.º 75, 2.ª série, de 16 de abril, pelo Despacho n.º 14111/2012, publicado no *Diário da República* n.º 210, 2.ª série, de 30 de outubro, pelo Despacho n.º 9521/2013, publicado no *Diário da República* n.º 138, 2.ª série, de 19 de julho, pelo Despacho n.º 10348/2014, publicado no *Diário da República* n.º 153, 2.ª série, de 11 de agosto, e pelo Despacho n.º 8816/2018, publicado no *Diário da República* n.º 179, 2.ª série, de 17 de setembro, sendo acreditado em 11 de maio de 2021, pelo Conselho de Administração da A3ES, com o processo n.º ACEF/2021/0206697.

Artigo 1.º**Alteração**

1 — As alterações consideradas necessárias ao adequado funcionamento do ciclo de estudos são as que constam na estrutura curricular e no plano de estudos em anexo.

Artigo 2.º**Entrada em vigor**

Estas alterações, registadas pela DGES com o n.º R/A-Ef 2185/2011/AL03, em 10 de setembro de 2021, entram em vigor a partir do ano letivo de 2021/2022.

15 de setembro de 2021. — O Vice-Reitor, *Eduardo Pereira*.

ANEXO

- 1 — Estabelecimento de ensino: Universidade de Lisboa
- 2 — Unidade orgânica: Instituto Superior Técnico



- 3 — Grau ou diploma: Licenciado
 4 — Ciclo de estudos: Engenharia Eletrónica
 5 — Área científica predominante: Engenharia Eletrónica
 6 — Número de créditos, segundo o sistema europeu de transferência de créditos, necessário à obtenção do grau ou diploma: 180 créditos ECTS
 7 — Duração normal do ciclo de estudos: 3 anos/6 semestres
 8 — Opções, ramos, áreas de especialização, especialidades ou outras formas de organização da estrutura curricular: Não aplicável
 9 — Estrutura curricular:

QUADRO N.º 1

Áreas científicas	Sigla	Créditos	
		Obrigatórios	Opcionais
Matemáticas Gerais	MatGer	24	0
Computadores	Comp	36	0
Química-Física, Materiais e Nanociências	QFMN	6	0
Físicas e Tecnologias Básicas	FBas	18	0
Engenharia e Gestão de Organizações	EGO	0	3
Projeto Mecânico e Materiais Estruturais	PMME	3	0
Eletrónica	Eletr	39	0
Análise Numérica e Análise Aplicada	ANAA	3	0
Probabilidades e Estatística	PE	6	0
Telecomunicações	Tele	12	0
Sistemas, Decisão e Controlo	SDC	12	0
Energia	Energ	6	0
Humanidades, Artes e Ciências Sociais	HACS	0	6
Todas as áreas científicas do Departamento de Engenharia Eletrotécnica e de Computadores	ACDEEC	6	0
<i>Subtotal</i>		171	9
<i>Total</i>		180	

10 — Observações:

O elenco das unidades curriculares opcionais é fixado anualmente pelos Órgãos Legais e Estatutariamente competentes do IST.



11 — Plano de estudos:

QUADRO N.º 2

Unidade curricular	Área científica	Ano curricular	Organização do ano curricular	Horas de trabalho									Créditos	Observações		
				Total	Contacto											
					T	TP	PL	TC	S	E	OT	O			Horas totais de contacto	
Sistemas Digitais	Comp	1.º	1.º Semestre	168	28	14	14							56	6	
Introdução à Engenharia Eletrónica	Eletr	1.º	1.º Semestre	84	14		14							28	3	
Álgebra Linear	MatGer	1.º	1.º Semestre	168		56								56	6	
Química Geral	QFMN	1.º	1.º Semestre	168	28	14	14							56	6	
Cálculo Diferencial e Integral I	MatGer	1.º	1.º Semestre	168		56								56	6	
Desenho e Modelação Geométrica	PMME	1.º	1.º Semestre	84			28							28	3	
Cálculo Diferencial e Integral II	MatGer	1.º	2.º Semestre	168		56								56	6	
Física 1 com Laboratório	FBas	1.º	2.º Semestre	168	28	7	14							49	6	
Programação	Comp	1.º	2.º Semestre	168	28	7	14							49	6	
Arquitectura de Computadores	Comp	1.º	2.º Semestre	168	28	14	14							56	6	
Algoritmos e Estrutura de Dados	Comp	1.º	2.º Semestre	168	28	7	14							49	6	
Cálculo Diferencial e Integral III	MatGer	2.º	1.º Semestre	168			56							56	6	
Física 2 com Laboratório	FBas	2.º	1.º Semestre	168	28	7	14							49	6	
Introdução aos Circuitos e Sistemas Electrónicos	Eletr	2.º	1.º Semestre	168	28	14	14							56	6	
Opção	EGO	2.º	1.º Semestre	84	14	10,5								24,5	3	a)
Introdução à Matemática Computacional	ANAA	2.º	1.º Semestre	84		28								28	3	
Física 3 com Laboratório	FBas	2.º	1.º Semestre	168	28	7	14							49	6	
Circuitos Electrónicos	Eletr	2.º	2.º Semestre	168	28	14	14							56	6	
Sistemas e Sinais	SDC	2.º	2.º Semestre	168		35	14							49	6	
Dispositivos Electrónicos	Eletr	2.º	2.º Semestre	168	28	14	14							56	6	
Introdução às Redes de Computadores	Comp	2.º	2.º Semestre	168	28	7	21							56	6	
Probabilidade e Estatística	PE	2.º	2.º Semestre	168		56								56	6	
Electrotecnia	Energ	3.º	1.º Semestre	168		42	21							63	6	
Fundamentos de Controlo	SDC	3.º	1.º Semestre	168		42	7							49	6	
Propagação e Antenas	Tele	3.º	1.º Semestre	168	28	12,6	8,4							49	6	
Electrónica dos Sistemas Embebidos	Eletr	3.º	1.º Semestre	168		28	21							49	6	
Humanidades, Artes e Ciências Sociais I	HACS	3.º	1.º Semestre	84										0	3	b)
Humanidades, Artes e Ciências Sociais II	HACS	3.º	1.º Semestre	84										0	3	b)
Programação de Sistemas Computacionais	Comp	3.º	2.º Semestre	168	28	14	7							49	6	
Sistemas de Comunicações	Tele	3.º	2.º Semestre	168	28	14	7							49	6	
Micro e Nanoelectrónica	Eletr	3.º	2.º Semestre	168		28	21							49	6	



Unidade curricular	Área científica	Ano curricular	Organização do ano curricular	Horas de trabalho										Créditos	Observações		
				Total	Contacto											Horas totais de contacto	
					T	TP	PL	TC	S	E	OT	O					
Instrumentação e Aquisição de Sinais	Eletr ACDEEC	3.º	2.º Semestre. . . .	168											49	6	
Projecto Integrador de 1.º Ciclo em Engenharia Eletrónica		3.º	2.º Semestre. . . .	168		28	21					14			14	6	

- a) Escolher 1 UC de entre as duas oferecidas, Gestão e Introdução à Economia
b) UC opcional escolhida de um grupo fixado anualmente pelos Órgãos competentes do IST.

Unidades curriculares opcionais

QUADRO N.º 3

Unidade curricular opcional n.º	Unidade curricular	Área científica	Ano curricular	Organização do ano curricular	Horas de trabalho										Créditos	Observações	
					Total	Contacto											Horas totais de contacto
						T	TP	PL	TC	S	E	OT	O				
Opção.	Introdução à Economia.	EGO	2.º	1.º Semestre. . . .	84	14	10,5								24,5	3	a)
	Gestão	EGO	2.º	1.º Semestre. . . .	84	14	10,5								24,5	3	a)

- a) Escolher 1 UC de entre as duas oferecidas, Gestão e Introdução à Economia.

314574447